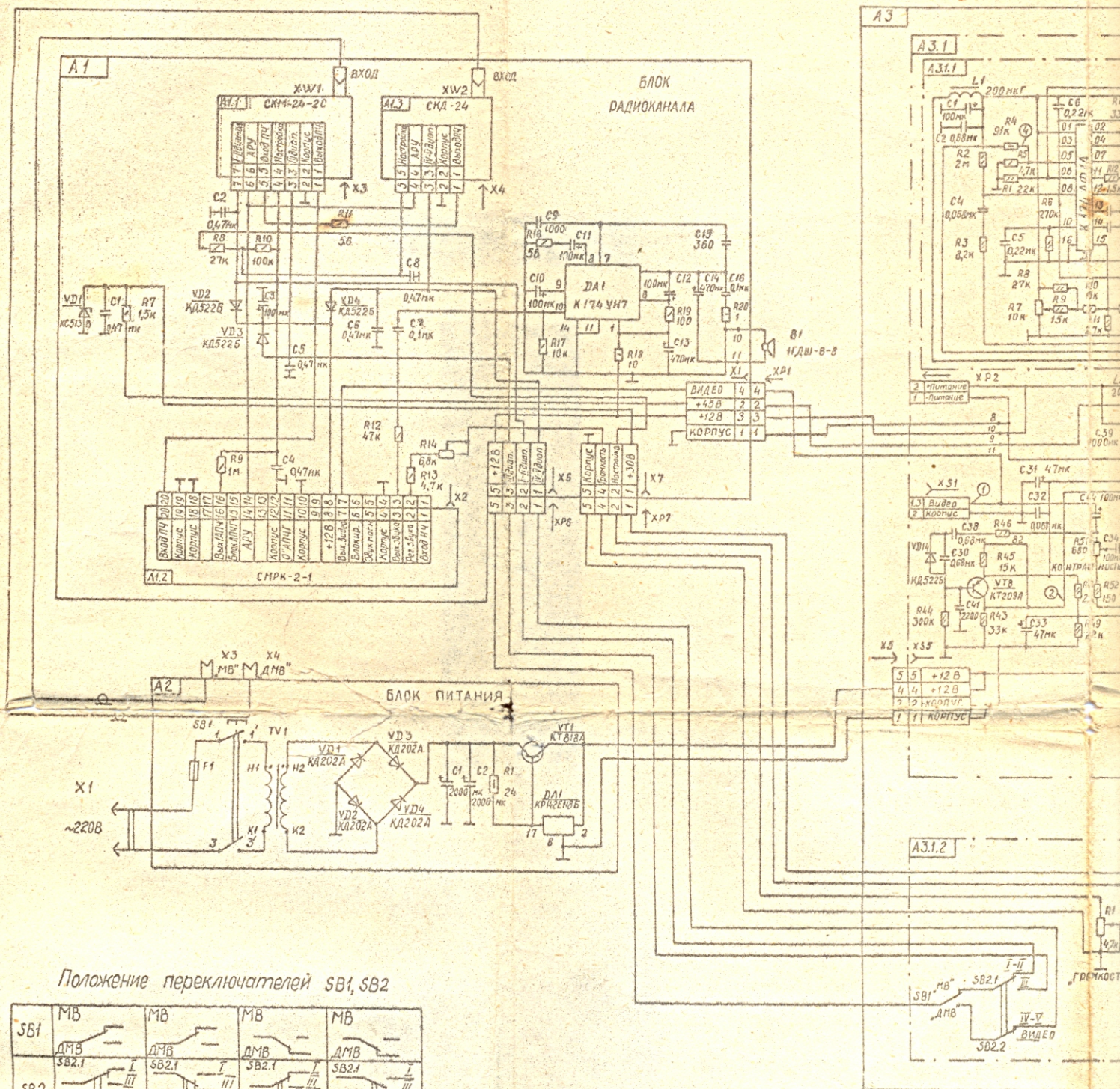
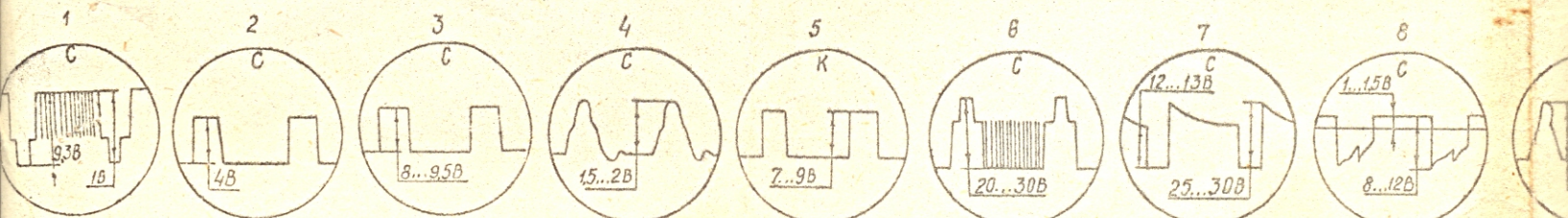


СХЕМА ЭЛЕКТРИЧЕСКАЯ ПРИНЦИП

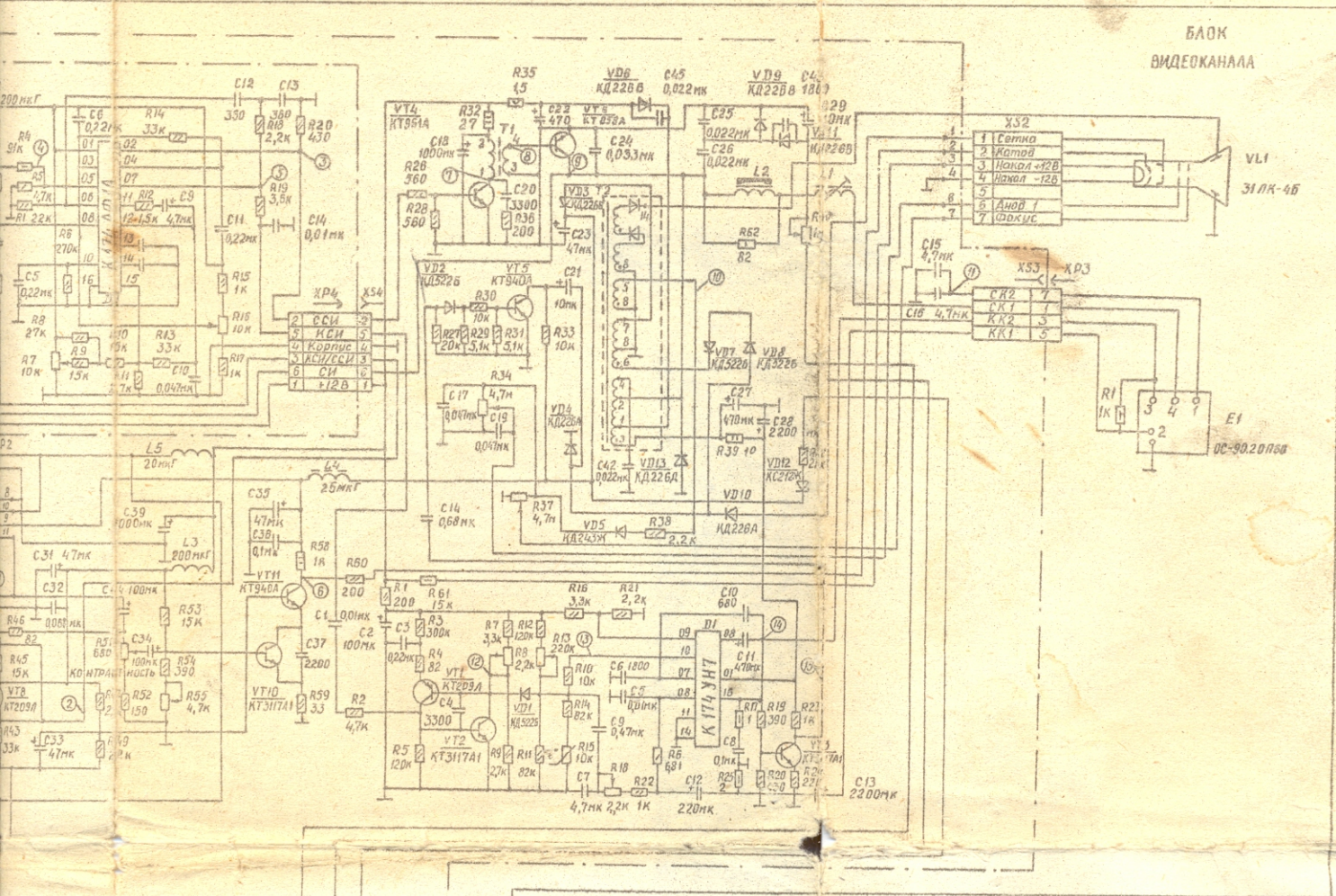
В Т У - 2



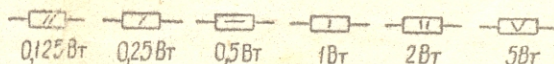
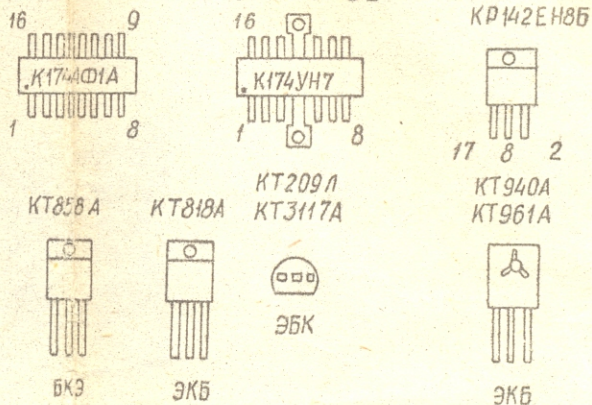
О С Ц И Л Л О Г



2



Расположение выводов микросхем и транзисторов



ГРАММЫ

